



Karadeniz Teknik Üniversitesi  
Mühendislik Fakültesi  
ELEKTRİK-ELEKTRONİK MÜHENDİSLİĞİ BÖLÜMÜ  
1969'dan beri



# 2016-2017 Güz yarıyılı I. ve II. Öğretim Final Sınavı Programı

	Pazartesi 2.01.2017	Salı 3.01.2017	Çarşamba 4.01.2017	Perşembe 5.01.2017	Cuma 6.01.2017	Cumartesi 7.01.2017	Pazar 8.01.2017	Pazartesi 9.01.2017	Salı 10.01.2017	Çarşamba 11.01.2017	Perşembe 12.01.2017	Cuma 13.01.2017	Cumartesi 14.01.2017
08:00											Elektronik Laboratuvarı - I 1.0 (D5) 2.0 (D)	Temel Elektrik Lab - I 1. ve 2.0 (D5)	
10:00	Power Systems/ Int. t Power Systems (D5, D7, D10) Yedek (HDA) Güç Sistemleri/ Güç Sistemlerine Giriş (D6, Z3, Z4) Yedek (HDA)	Physics - I 1.0 (D5, D7, D10) Fizik - I 2.0 (D6, Z3, ELD1, HDA)	Türk Dili-I 1.0. Saat 10:00 (D5, D7) 2.0. Saat 11:00 (D5, D7)	Güç Sist. Koruma 1.0 (D5, D7) 2.0 (D6, D10)	Mikrodalga Sistemleri 1. ve 2.0 (D7, D10) Process Control / Süreç Den. 1.0 (D5) 2.0 (D6)	Bilgisayara Giriş 1.0 (D5, D7, D10) 2.0 (D6, Z3, Z4) Yedek (HDA)	Elekt. Mak. Ve Güç Sis. Lab - I 1.0 (D5, D7) 2.0 (D6, D10)	Aydınlatma Tekniği 1. ve 2.0 (D5) Industrial Electronics / Endüstriyel Elektronik 1. ve 2.0 (D6, D10)	Antenler Ve Propagasyon 1. ve 2.0 (D6) Des. of Low Vol. Powr Syst. AG Güç Sist. Tasarımı (D5)	Diferansiyel Denklemler 1.0 (D5, D7, HDA) 2.0 (D6, D10, Z3, Z4)	Görüntü İşleme 1. ve 2.0 (D6) Kont. Ve Sür. Sist. Lab - I 1.0 (D5, D7, Z3) 2.0 (D6, D10, Z4)	Tasarım Projesi Bitirme Çalışması	Tasarım Projesi Bitirme Çalışması
12:00													
13:00	Elektrik-Elektronik Müh. G. 1.0 (D5, D7) 2.0 (D6, D10)	Elektronik - II 1.0 (D5) - 2.0 (D6) Analog Ve Sayısal Elektronik (Üstten alanlar) - D7 - D10 Elektronik - I (Üstten alanlar) - Z3 - Z4	Atatürk İnk. ve İnk. Tarihi-1 1.0. Saat 13:00 (D5, D7) 2.0. Saat 14:00 (D5, D7)	Temel Kimya 1.0 (D5, D7, D10) 2.0 (D6, Z3, Z4) Yedek (HDA)	Devreler - I 1.0 (D5, D7, D10) 2.0 (D6, Z3, Z4)	Electrical Machines II 1.0 (D5, D7) - 2.0 (D6) Sayısal İletişim / Digital Communication 1.0 (ELD1, ELD2) 2.0 (D10, Z3)	Olasılık Kuramı 1. ve 2.0 A Grubu (D5, D7, D10, HDA) 1. ve 2.0 B grubu (D6, Z3, Z4, HDA)	Matematik - I 1.0 (D5, D7, D10) 2.0 (D6, Z3, Z4) Yedek (HDA)	İngilizce - I 1.0 (D5, D7) 2.0 (D6, D10)	Sayısal Kontrol Sistemleri 1. ve 2.0 (D5, D7) İletişim Elektronigi 1. ve 2.0 (D6)	Girişim. ve Proje Yönetimi 1.0 (D6, D10) 2.0 (D5, Z3)	Tasarım Projesi Bitirme Çalışması	Tasarım Projesi Bitirme Çalışması
15:00	Materials in Elect. Engrn. 1.0 (D5, D7, D10) Elekt. Müh. Malzeme 2.0 (D6, Z3, Z4)	Measurements in Elect. Engrn. 1.0 (D5, D7, D10) Yedek (HDA) Elektrik Müh. Ölçme 2.0 (D6, Z3, Z4) Yedek (HDA)	Girişimcilik 1. ve 2.0 (Z3, Z4, HDA) Müh. Ekonomisi 1.0 (D5) 2.0 (D6, D7)	Mühendislikte İngilizce 1.0 (D5, D7, D10) 2.0 (D6, Z3, Z4)	Numerical Analysis 1.0 (D5) Sayısal Çözümleme 2.0 (D6) Devre Sentezi 1.0 (Z3-Z4) Devre Sentezi 2.0 (D7-D10)	Professional English - II 1.0 (D5) Bilgisayar İletişimi 1. ve 2.0 (D6)	Mikrodalga Ve Anten Lab. 1. ve 2.0 (D7, D10)	Elektromanyetik Dalgalar 1.0 (D5, D7) 2.0 (D6, D10)	Syst. Dynamics and Control 1.0 (D5, D7, Z4) Yedek (HDA) Sistem Dinamiği ve Kontrol 2.0 (D6, D10, Z3) Yedek (HDA)	Enerji Dönüşümü 1.0 (D5) 2.0 (D6, D7)	Tasarım Projesi Bitirme Çalışması	Tasarım Projesi Bitirme Çalışması	Tasarım Projesi Bitirme Çalışması
17:00	Yüksek Gerilim Tekniği 1.0 (D5, D7) 2.0 (D6, D10)	Drive Syst./Sür. Düzükler 1. ve 2.0 (D6) Tıbbi Gör.Teknikleri 1. ve 2.0 (D5)	Sinyaller Ve Sistemler 1. ve 2.0 A Grubu (D5, D7, D10, HDA) 1. ve 2.0 B grubu (D6, Z3, Z4, HDA)									Tasarım Projesi Bitirme Çalışması	Tasarım Projesi Bitirme Çalışması

## AÇIKLAMALAR:

1. sınıf
2. sınıf
3. sınıf
4. sınıf

### NOT:

I. Ve II. Öğretimdeki aynı derslerin sınavları birleştirilerek aynı anda ortak yapılmaktadır. Lütfen dikkat ediniz.  
Bilgisayar Mühendisliği Bölümünün kullanmadığı saatlerde Z1, Z2, D8 ve D9 derslikleri de gerekirse kullanılabilir.

22.12.2016

Prof. Dr. İsmail H. ALTAŞ  
Bölüm Başkanı